



Inwazyjne Komputery: Programowanie Aplikacji na Architektury Wielordzeniowe

Indeks: 745247 Producent: Springer

Cena: 356.38 zł

Opis

Invasive Computing for Mapping Parallel Programs to Many-Core Architectures

Producent: Springer

Książka "Invasive Computing for Mapping Parallel Programs to Many-Core Architectures" autorstwa Weichslgartner, Wildermann, Glaß, Teich to kompleksowe opracowanie dotyczące mapowania programów równoległych na architektury wielordzeniowe. Publikacja ta jest niezwykle istotna dla specjalistów zajmujących się architekturą komputerową, elektroniką oraz programowaniem równoległym. Autorzy omawiają różnorodne techniki, takie jak Heterogeneous Multiprocessor-On-A-Chip, Networks-On-Chip, Invasive Hardware, Invasive Language Constructs, czy Shape-Based Design-Time Optimization, które wspierają skuteczne i wydajne mapowanie programów. Książka zawiera również praktyczne przykłady i studia przypadków, które ułatwiają zrozumienie opisywanych zagadnień.

Opisane w książce "Invasive Computing for Mapping Parallel Programs to Many-Core Architectures" techniki i narzędzia mają kluczowe znaczenie dla projektantów, inżynierów oraz programistów pracujących nad nowoczesnymi architekturami wielordzeniowymi. Autorzy skupiają się na optymalizacji mapowania programów równoległych w czasie rzeczywistym oraz podczas projektowania. Dzięki zastosowaniu inwazyjnego sprzętu oraz języków programowania, czytelnik zdobędzie niezbędną wiedzę potrzebną do efektywnego tworzenia aplikacji na zaawansowanych architekturach komputerowych.

Zawartość książki "Invasive Computing for Mapping Parallel Programs to Many-Core Architectures" obejmuje również analizę modeli hybrydowych, samouzwalania aplikacji, oraz skuteczne wykorzystanie architektur wielordzeniowych w programowaniu równoległym. Publikacja ta jest nieocenionym źródłem informacji dla specjalistów planujących rozwój aplikacji współbieżnych oraz chcących lepiej zrozumieć złożoność architektur komputerowych.

- **temat:** COMPUTERS / Computer Architecture, Computers/Computer Architecture, Computers/Hardware - Mainframes & Minicomputers, TECHNOLOGY & ENGINEERING / Electronics / Circuits / General, Technology & Engineering/Electronics - Circuits - General, HC/Informatik, EDV/Informatik, HC/Technik/Elektronik, Elektrotechnik, Nachrichtentechnik, Hardcover, Softcover / Technik/Elektronik, Elektrotechnik, Nachrichtentechnik, Circuits & components, Computer architecture & logic design, TECHNOLOGY & ENGINEERING / Electronics / Circuits / General, TECHNOLOGY & ENGINEERING, Electronics, Circuits, General, COMPUTERS / Computer Architecture, COMPUTERS, Computer Architecture, Circuits and Systems, Processor Architectures, Electronic Circuits and Devices, Electronic Circuits and Systems, HC/Technik/Elektronik, Elektrotechnik, Nachrichtentechnik, HC, Technik, Elektronik, Elektrotechnik, Nachrichtentechnik, HC/Informatik, EDV/Informatik, Informatik, EDV, Informatik, Heterogeneous Multiprocessor-On-A-Chip;Networks-On-Chip;Hybrid Application Mapping (HAM);Self-Embedding;Invasive Hardware;Multi-Core Architectures;Invasive Language Constructs;Parallel Computing;Run-Time Mapping;Shape-Based Design-Time Optimization, Electronics: circuits and components, Computer architecture and logic design, Circuits & components, Computer architecture & logic design, Computer architecture and logic design,

Electronics: circuits and components, Rechnerarchitektur und Logik-Entwurf, Schaltkreise und Komponenten (Bauteile)

- **wiązący:** paperback
- **język:** english, english, english
- **waga przedmiotu:** 454 grams
- **strony:** 186
- **słowo kluczowe tematu:** Heterogeneous Multiprocessor-On-A-Chip; Networks-On-Chip; Hybrid Application Mapping (HAM); Self-Embedding; Invasive Hardware; Multi-Core Architectures; Invasive Language Constructs; Parallel Computing; Run-Time Mapping; Shape-Based Design-Time Optimization, Heterogeneous Multiprocessor-On-A-Chip; Networks-On-Chip; Hybrid Application Mapping (HAM); Self-Embedding; Invasive Hardware; Multi-Core Architectures; Invasive Language Constructs; Parallel Computing; Run-Time Mapping; Shape-Based Design-Time Optimization, Heterogeneous Multiprocessor-On-A-Chip; Networks-on-Chip; Hybrid Application Mapping (HAM); Self-Embedding; Invasive Hardware; Multi-Core Architectures; Invasive Language Constructs; parallel computing; Run-Time Mapping; Shape-Based Design-Time Optimization, Non-Fiction, SCI/TECH, Science/Math, Singapore
- **marka:** Springer
- **kod podmiotu:** 1632, 1684, 1684, UYF, TJFC, UYF, TJFC, COM011000, COM011000, COM038000, TEC008010, TEC008010, TJFC, UYF
- **grupa docelowa:** General/trade
- **Liczba przedmiotów:** 1
- **kolor:** White
- **waga opakowania przedmiotu:** 1 pounds
- **wydanie:** Softcover reprint of the original 1st ed. 2018
- **producent:** Springer
- **tytuł serii:** Computer Architecture and Design Methodologies
- **zewnętrznie przypisany identyfikator produktu:** 9789811356223, 09789811356223
- **autor:** Weichslgartner, Andreas, Wildermann, Stefan, Glaß, Michael, Teich, Jürgen
- **gatunek muzyczny:** Circuits & components, Computer architecture & logic design, TECHNOLOGY & ENGINEERING, Electronics, Circuits, General, COMPUTERS, Computer Architecture, HC, Technik, Elektronik, Elektrotechnik, Nachrichtentechnik, HC, Informatik, EDV, Informatik, Electronics: circuits and components, Computer architecture and logic design
- **Data publikacji:** 2018-12-23T00:00:01Z
- **numer wydania:** 1
- **nazwa przedmiotu:** Invasive Computing for Mapping Parallel Programs to Many-Core Architectures
- **data premiery:** 2018-12-23T00:00:01Z
- **data uruchomienia strony produktu:** 2020-12-21T01:07:21.426Z

Parametry

Autor	Weichslgartner, Andreas
Rok wydania	2018
Wydawnictwo	Springer
Liczba stron	186