



Kurs Projektowania i Organizacji Komputerów: MIPS Edition

Indeks: 751053 Producent: Morgan Kaufmann Publishers

Cena: 469.55 zł

Opis

Computer Organization and Design MIPS Edition: The Hardware/Software Interface

Producent: Morgan Kaufmann Publishers

Kurs Projektowania i Organizacji Komputerów: Interfejs Sprzętowo-Programowy to niezastąpiona pozycja dla wszystkich entuzjastów technologii. Ta obszerna publikacja autorstwa Pattersona i Hennessy'ego przenosi czytelnika w fascynujący świat architektury komputerowej. Dzięki bogatej treści, czytelnik dowie się o procesorach, systemach współbieżnych, chmurze obliczeniowej, mobilności i innych kluczowych zagadnieniach. To doskonały przewodnik dla każdego, kto chce zgłębić sekrety komputerowego świata.

Autorzy rzeczowo omawiają tematy związane z projektowaniem sprzętu komputerowego oraz interfejsu z oprogramowaniem. Dzięki głębokiemu docieplaniu zagadnień związanych z pamięcią, instrukcjami, systemami wieloprocessorowymi czy też projektowaniem logicznym czytelnik staje się ekspertem w dziedzinie architektury komputerowej.

Publikacja sferycznie opowiada o specyfice komputerów, zaprojektowanych przez liderów branży. Kurs Projektowania i Organizacji Komputerów: Interfejs Sprzętowo-Programowy to nieoceniona skarbnica wiedzy dla każdego, kto pragnie zgłębić tajniki budowy i działania komputerów.

- **Prawo autorskie:** © Elsevier Science & Technology
- **temat:** COMPUTERS / Computer Architecture, COMPUTERS / General, Computers/Computer Architecture, Computers/Software Development & Engineering - Systems Analysis & Design, TECHNOLOGY & ENGINEERING / Electrical, Technology & Engineering/Electrical, Computers/Computer Architecture, Computers, Computer Architecture, Technology & Engineering/Electrical, Technology & Engineering, Electrical, Computers/Software Development & Engineering - Systems Analysis & Design, Software Development & Engineering - Systems Analysis & Design, Electrical engineering, system design; processor; parallel; cloud; mobile; gpu; memory; instruction set; client; digital design; logic; operations; multiprocessor; pipelining; hardware; software; cluster; network; computer arithmetic, Computer architecture, Computer organization, System design - Data processing, Computer architecture & logic design, Computer architecture & logic design, Electrical engineering, Computer architecture and logic design
- **wiązący:** paperback
- **język:** english, english, english
- **waga przedmiotu:** 1250 grams
- **strony:** 832
- **słowo kluczowe tematu:** system design; processor; parallel; cloud; mobile; gpu; memory; instruction set; client; digital design; logic; operations; multiprocessor; pipelining; hardware; software; cluster; network; computer arithmetic
- **marka:** Morgan Kaufmann Publishers

- **kod podmiotu:** UYF, COM011000, COM000000, COM011000, COM051240, TEC007000, TEC007000, UYF, UYF, THR
- **grupa docelowa:** General/trade
- **Liczba przedmiotów:** 1
- **waga opakowania przedmiotu:** 1.27 kilograms
- **wydanie:** 6th ed.
- **producent:** Morgan Kaufmann Publishers
- **tytuł serii:** The Morgan Kaufmann Computer Architecture and Design
- **zewnętrznie przypisany identyfikator produktu:** 9780128201091, 09780128201091
- **autor:** Patterson, David A, Hennessy, John L
- **zalecane węzły przeglądania:** 27344578031
- **gatunek muzyczny:** Computers, Computer Architecture, Technology & Engineering, Electrical, Computers, Software Development & Engineering - Systems Analysis & Design, Electrical engineering
- **Data publikacji:** 2020-11-20T00:00:01Z
- **numer wydania:** 6
- **nazwa przedmiotu:** Computer Organization and Design MIPS Edition: The Hardware/Software Interface
- **data premiery:** 2020-11-20T00:00:01Z
- **data uruchomienia strony produktu:** 2020-11-16T20:43:52.038Z

Parametry

Wydanie	6
Liczba stron	832
Waga	1.27 kg