



Nowoczesna Synteza Wysokiego Poziomu: Od Algorytmu do Obwodu Cyfrowego

Indeks: 712100 Producent: Springer Kod producenta: new-Nov09usbook-2017-c054194

Cena: **343.82 zł**

Opis

High-Level Synthesis: from Algorithm to Digital Circuit

Producent: Springer

Synteza na wysokim poziomie: od algorytmu do obwodu cyfrowego to niezwykła książka, która przenosi czytelnika w fascynujący świat przekształcania algorytmów w obwody cyfrowe. Autorzy w przystępny sposób opisują proces syntezy na wysokim poziomie, zestawiając teorię z praktyką. To nieocenione źródło wiedzy dla każdego, kto interesuje się projektowaniem obwodów i elektroniką cyfrową.

Książka Synteza na wysokim poziomie: od algorytmu do obwodu cyfrowego stanowi doskonałe narzędzie poznawcze dla wszystkich pasjonatów technologii. Zawierająca 312 stron, książka ta zgłębia tematy związane z algorytmami, układami scalonymi, synteza obwodów oraz technikami projektowania. Jest niezastąpionym kompendium wiedzy z zakresu elektroniki cyfrowej.

Jeśli pragniesz zgłębić tajniki syntezy na wysokim poziomie, ta książka jest dla Ciebie. Bez względu na to, czy jesteś studentem, pasjonatem elektroniki czy doświadczonym projektantem, znajdziesz tu nieocenione informacje i praktyczne wskazówki. Otwórz się na świat cyfrowych obwodów i zgłębiaj wiedzę z autorytetami w dziedzinie syntezy.

- **temat:** Circuits & components, Computer architecture & logic design, TECHNOLOGY & ENGINEERING / Electronics / Circuits / General, TECHNOLOGY & ENGINEERING, Electronics, Circuits, General, COMPUTERS / Computer Architecture, COMPUTERS, Computer Architecture, COMPUTERS / Logic Design, Logic Design, Circuits and Systems, Processor Architectures, Electronic Circuits and Systems, HC/Technik/Elektronik, Elektrotechnik, Nachrichtentechnik, HC, Technik, Elektronik, Elektrotechnik, Nachrichtentechnik, HC/Informatik, EDV/Informatik, Informatik, EDV, Informatik, ASIC;Electronic Design Automation (EDA);Electronic System Level (ESL);FPGA;Field Programmable Gate Array;Hardware;Hardwarebeschreibungssprache;SystemC;algorithms;circuit;design automation;electronic design automation;integrated circuit;scheduling;system on chip (SoC), Electronics: circuits and components, Computer architecture and logic design, COMPUTERS / Computer Architecture, COMPUTERS / Logic Design, COMPUTERS / Systems Architecture / General, Computers/Computer Architecture, Computers/Hardware - Mainframes & Minicomputers, Computers/Logic Design, TECHNOLOGY & ENGINEERING / Electronics / Circuits / General, Technology & Engineering/Electronics - Circuits - General, Circuits & components, Computer architecture & logic design, Computer architecture and logic design, Electronics: circuits and components, Rechnerarchitektur und Logik-Entwurf, Schaltkreise und Komponenten (Bauteile), HC/Informatik, EDV/Informatik, HC/Technik/Elektronik, Elektrotechnik, Nachrichtentechnik, Hardcover, Softcover / Technik/Elektronik, Elektrotechnik, Nachrichtentechnik
- **wiązący:** paperback
- **język:** english, english, english
- **waga przedmiotu:** 0.983 pounds
- **strony:** 312
- **słowo kluczowe tematu:** ASIC; Electronic Design Automation (EDA); Electronic System Level (ESL); FPGA; Field

Programmable Gate Array; Hardware; Hardwarebeschreibungssprache; SystemC; algorithms; circuit; design automation; electronic design automation; integrated circuit; scheduling; system on chip (SoC), ASIC; ElectronicDesignAutomation(EDA); ElectronicSystemLevel(ESL); FPGA; FieldProgrammableGateArray; Hardware; Hardwarebeschreibungssprache; SystemC; algorithms; Designautomation; ElectronicDesignAutomation; integratedcircuit; scheduling; systemonchip(SoC), ASIC;Electronic Design Automation (EDA);Electronic System Level (ESL);FPGA;Field Programmable Gate Array;Hardware;Hardwarebeschreibungssprache;SystemC;algorithms;circuit;design automation;electronic design automation;integrated circuit;scheduling;system on chip (SoC), Non-Fiction, SCI/TECH, Science/Math, Western Europe

- **marka:** Springer
- **kod podmiotu:** UYF, TJFC, UYF, TJFC, COM011000, COM036000, COM011000, COM011000, COM038000, COM036000, TEC008010, TEC008010, TJFC, UYF, 1632, 1684, 1684
- **grupa docelowa:** General/trade
- **Liczba przedmiotów:** 1
- **numer części:** new-Nov09usbook-2017-c054194
- **kolor:** White
- **waga opakowania przedmiotu:** 1.07 pounds
- **wydanie:** Softcover reprint of hardcover 1st ed. 2008
- **producent:** Springer
- **zewnętrznie przypisany identyfikator produktu:** 9789048179237, 09789048179237
- **gatunek muzyczny:** Circuits & components, Computer architecture & logic design, TECHNOLOGY & ENGINEERING, Electronics, Circuits, General, COMPUTERS, Computer Architecture, COMPUTERS, Logic Design, HC, Technik, Elektronik, Elektrotechnik, Nachrichtentechnik, HC, Informatik, EDV, Informatik, Electronics: circuits and components, Computer architecture and logic design
- **Data publikacji:** 2010-11-10T00:00:01Z
- **numer wydania:** 1
- **nazwa przedmiotu:** High-Level Synthesis: from Algorithm to Digital Circuit
- **data premiery:** 2010-11-10T00:00:01Z
- **data uruchomienia strony produktu:** 2012-08-06T10:55:26.443Z

Parametry

Autorzy	Springer
Ilość stron	312
Język	Angielski
Typ	Miękka okładka