



Weryfikacja Funkcjonalna Projektów ASIC/SoC – Przewodnik po Technologiach i Metodach

Indeks: **761226** Producent: **Springer** Kod producenta: **9783319866208**

Cena: **430.84 zł**

Opis

ASIC/SoC Functional Design Verification: A Comprehensive Guide to Technologies and Methodologies

Producent: Springer

Wciągający przewodnik po technologiach i metodologiach weryfikacji projektowania ASIC/SoC. Książka ta oferuje kompleksowe podejście do weryfikacji sprzętowej, obejmujące m.in. System-on-Chip design, SystemVerilog Assertions oraz Functional Coverage. Napisana przez Ashoka B. Mehta, ta publikacja jest niezbędnym narzędziem dla profesjonalistów branży elektronicznej.

Autor przedstawia szczegółowo zarówno proces projektowania jak i weryfikacji układów ASIC/SoC, przybliżając czytelnikowi najnowsze technologie i narzędzia stosowane w branży. Poznaj strategię weryfikacyjną, zasady projektowania oraz wytyczne dotyczące efektywnej weryfikacji sprzętowej. Zanalizuj praktyczne przykłady i case studies, które pomogą Ci w zrozumieniu kluczowych koncepcji.

Zanurz się w świecie projektowania układów ASIC/SoC i odkryj tajniki skutecznej weryfikacji sprzętowej. Niezależnie od Twojego poziomu doświadczenia, ten przewodnik zapewni Ci solidne podstawy, aby skutecznie weryfikować i testować swoje projekty elektroniczne.

- **temat:** Circuits & components, Computer architecture & logic design, TECHNOLOGY & ENGINEERING / Electronics / Circuits / General, TECHNOLOGY & ENGINEERING, Electronics, Circuits, General, COMPUTERS / Computer Architecture, COMPUTERS, Computer Architecture, COMPUTERS / Logic Design, Logic Design, Electronic Circuits and Systems, Processor Architectures, HC/Technik/Elektronik, Elektrotechnik, Nachrichtentechnik, HC, Technik, Elektronik, Elektrotechnik, Nachrichtentechnik, HC/Informatik, EDV/Informatik, Informatik, EDV, Informatik, System-on-Chip design;System-on-Chip verification;Functional hardware verification;SystemVerilog Assertions;SystemVerilog Functional Coverage;Assertion Based Verifiction, Electronics: circuits and components, Computer architecture and logic design, COMPUTERS / Computer Architecture, COMPUTERS / Logic Design, Computers/Computer Architecture, Computers/Hardware - Mainframes & Minicomputers, Computers/Logic Design, TECHNOLOGY & ENGINEERING / Electronics / Circuits / General, Technology & Engineering/Electronics - Circuits - General, Circuits & components, Computer architecture & logic design, Computer architecture and logic design, Electronics: circuits and components, Rechnerarchitektur und Logik-Entwurf, Schaltkreise und Komponenten (Bauteile), HC/Informatik, EDV/Informatik, HC/Technik/Elektronik, Elektrotechnik, Nachrichtentechnik, Hardcover, Softcover / Technik/Elektronik, Elektrotechnik, Nachrichtentechnik
- **wiązący:** paperback
- **język:** english, english, english
- **waga przedmiotu:** 551 grams
- **strony:** 359

- **słowo kluczowe tematu:** COMPUTER, Computer/General, Non-Fiction, Switzerland, System-on-Chip Design; System-on-Chip Verification; Functional Hardware Verification; SystemVerilog Assertions; SystemVerilog Functional Coverage; Assertion Based Verifiction, System-on-Chip design;System-on-Chip verification;Functional hardware verification;SystemVerilog Assertions;SystemVerilog Functional Coverage;Assertion Based Verifiction
- **marka:** Springer
- **kod podmiotu:** UYF, TJFC, UYF, TJFC, COM011000, COM036000, COM011000, COM038000, COM036000, TEC008010, TEC008010, TJFC, UYF, 1632, 1684, 1684
- **grupa docelowa:** General/trade
- **Liczba przedmiotów:** 1
- **numer części:** 9783319866208
- **kolor:** White
- **waga opakowania przedmiotu:** 1.21 pounds
- **wydanie:** Softcover reprint of the original 1st ed. 2018
- **zewnętrznie przypisany identyfikator produktu:** 3319866206, 9783319866208, 09783319866208
- **producent:** Springer
- **autor:** Mehta, Ashok B.
- **gatunek muzyczny:** Circuits & components, Computer architecture & logic design, TECHNOLOGY & ENGINEERING, Electronics, Circuits, General, COMPUTERS, Computer Architecture, COMPUTERS, Logic Design, HC, Technik, Elektronik, Elektrotechnik, Nachrichtentechnik, HC, Informatik, EDV, Informatik, Electronics: circuits and components, Computer architecture and logic design
- **Data publikacji:** 2018-08-12T00:00:01Z
- **numer wydania:** 1
- **nazwa przedmiotu:** ASIC/SoC Functional Design Verification: A Comprehensive Guide to Technologies and Methodologies
- **data premiery:** 2018-08-12T00:00:01Z
- **data uruchomienia strony produktu:** 2018-08-13T21:37:56.734Z

Parametry

Autor	Ashok B. Mehta
Wydanie	Softcover reprint of the original 1st ed. 2018
Liczba stron	359
Język	angielski