



Wprowadzenie do SystemVerilog - edycja 2023

Indeks: 682972 Producent: Star Galaxy Publishing

Cena: 397.57 zł

Opis

A SystemVerilog Primer

Producent: Star Galaxy Publishing

- **temat:** Elektronik / Elektrotechnik / Nachrichtentechnik, Technology & Industrial Arts, Technology & Engineering / Electronics / Digital, Technology & Engineering/Electronics - Digital, Electronics - Digital, Elektronik / Elektrotechnik / Nachrichtentechnik, Elektronik, Nachrichtentechnik, TECHNOLOGY & ENGINEERING / Electronics / Digital, Technology & Engineering, Technology & Engineering/Electronics - Digital, Technology & Industrial Arts, Elektronik, Nachrichtentechnik
- **wiążący:** paperback
- **język:** english, english, english
- **waga przedmiotu:** 1.33 pounds
- **strony:** 350
- **słowo kluczowe tematu:** HDL, SystemVerilog, Technology & Engineering/Electronics - Digital, Verilog
- **marka:** Star Galaxy Publishing
- **kod unspsc:** 55101500
- **kod podmiotu:** TEC008060, TEC008060, TJ, 26850, I-TE
- **grupa docelowa:** General/trade
- **waga opakowania przedmiotu:** 1.66 pounds
- **wydanie:** 1
- **zewnętrznie przypisany identyfikator produktu:** 0984629238, 9780984629237, 09780984629237
- **producent:** Star Galaxy Publishing
- **autor:** Bhasker, J
- **gatunek muzyczny:** Technology & Engineering, Electronics - Digital
- **Data publikacji:** 2018-05-23T00:00:01Z
- **numer wydania:** 1
- **nazwa przedmiotu:** A SystemVerilog Primer
- **data premiery:** 2018-05-23T00:00:01Z
- **data uruchomienia strony produktu:** 2018-05-23T02:11:00.507Z

Parametry

Autor	Bhasker, J.
Producent	Star Galaxy Publishing
Wydanie	1
Data publikacji	2018-05-23

